8088处理器

是在8086的基础上改进的，对外输出是8位的数据线（8086是16位的数据线）。

地址信号是20位：用A来描述，从0开始编号：A0~A19

数据线是8位的，用D来描述

8088和8086都只有40个引脚，不够用，只能引脚复用，地址信号与数据线复用：D的八位和A的低八位共用，既可以提供地址信号，也可以提供数据信号。这样的总线称为复用总线。

只能提供一种信号的总线称为专用总线。

数据信号：

ALE（地址锁存使能），如果ALE = 1，则AD0到AD7传送的是地址信号，如果ALE = 0，则AD0到AD7传送的是数据信号。

传输地址的时候，地址信号也会被传到数据总线上，用高阻态来阻止地址信号进入数据总线

地址信号的高四位和某些状态位共用：

A19/S6~A16/S3

S5与标志寄存器的IF标记是相同的

S4和S3共同标记CPU的状态，在对哪个段进行操作。

内存读写或IO读写

需要四个信号MEMR、MEMW、IOR、IOW

采用输出3个信号来完成：

­­­­­

8088的一个机器周期（完成一次内存的访问）包括4个时钟周期。

1. 送出地址信号

ALE = 1，20条地址信号为地址线

1. 送出MEMR的信号
2. 送出数据信号

由于数据总线与地址总线共用，所以先是有一段过渡高阻浮空状态，准备接受数据信号

1. 数据输送到CPU中相应的寄存器MBR中，并取消MEMR信号

如果某些外设的读写比较慢，则在中间增加等待的时钟周期来延迟。

INTA：中断确认信号，某设备发送中断请求后，CPU确认之后要向该设备发送一个中断确认信号。

HLDA：总线确认信号，向外设发送总线确认信号，允许占用总线

HOLD：总线请求信号，外设请求占用总线